TOTAL MEMORY	BANK 0 (72-PIN)	BANK 1 (72-PIN)	BANK 2 (72-PIN)	BANK 3 (72-PIN)
18MB	16MB	1MB	1MB	
	1MB	1MB	16MB	
	1MB	16MB	1MB	
		16MB	1MB	1MB
19MB	16MB	1MB	1MB	1MB
	1MB	16MB	1MB	1MB
20MB	16MB	4MB		
	4MB	16MB		
	4MB		16MB	
		4MB	16MB	
		16MB	4MB	
21MB	16MB	4MB	1MB	
	1MB	4MB	16MB	
	1MB	16MB	4MB	
	4MB	1MB	16MB	
	4MB	16MB	1MB	
22MB	16MB	4MB	1MB	1MB
	4MB	16MB	1MB	1MB
24MB	16MB	4MB	4MB	
	4MB	4MB	16MB	
	4MB	16MB	4MB	
		16MB	4MB	4MB
25MB	1MB	16MB	4MB	4MB
28MB	16MB	4MB	4MB	4MB
	4MB	16MB	4MB	4MB
32MB	16MB	16MB		
			16MB	
			16MB	16MB
	32MB*			
			32MB*	

Table 3-1. DRAM Configurations (Continued)

TOTAL MEMORY	BANK 0 (72-PIN)	BANK 1 (72-PIN)	BANK 2 (72-PIN)	BANK 3 (72-PIN)
33MB	16MB	16MB	1MB	
	1MB	16MB	16MB	
		1MB	16MB	16MB
	1MB		16MB	16MB
34MB	16MB	16MB	1MB	1MB
	1MB	1MB	16MB	16MB
36MB	16MB	16MB	4MB	
	4MB	16MB	16MB	
		4MB	16MB	16MB
	4MB		16MB	16MB
37MB	1MB	4MB	16MB	16MB
	4MB	1MB	16MB	16MB
40MB	16MB	16MB	4MB	4MB
	4MB	4MB	16MB	16MB
48MB	16MB	16MB	16MB	
		16MB	16MB	16MB
49MB	1MB	16MB	16MB	16MB
52MB	4MB	16MB	16MB	16MB
64MB	16MB	16MB	16MB	16MB
	32MB *		32MB *	

* Double-RAS SIMM

Table 3-1. DRAM Configurations

→ **NOTE : Only Banks 0 and 2 can accept double-RAS SIMM. If Bank 0 has a double-RAS SIMM inserted, then Bank 1 should be free of SIMM. Likewise, if Bank 2 has a double-RAS SIMM inserted, then Bank 3 should be free of SIMM.**